

CLIPPEDIMAGE= JP358105632A

PAT-NO: JP358105632A

DOCUMENT-IDENTIFIER: JP 58105632 A

TITLE: RECEIVER

PUBN-DATE: June 23, 1983

INVENTOR-INFORMATION:

NAME

NAKAGAWA, MIKIO

ASSIGNEE-INFORMATION:

NAME

MITSUBISHI ELECTRIC CORP

COUNTRY

N/A

APPL-NO: JP56204670

APPL-DATE: December 17, 1981

INT-CL (IPC): H04B001/16;H04B007/24

US-CL-CURRENT: 455/343

ABSTRACT:

PURPOSE: To reduce power consumption by intermittently supplying electric power to a waiting circuit in waiting status.

CONSTITUTION: Square wave pulse signals are continuously applied from a

monostable oscillating circuit 6 to a switching circuit 7 to
intermittently
drive the circuit 7. The circuit 7 supplies electric power to a low
power
circuit which operates in reception waiting status and actuates the
circuit 1
only when the circuit 7 is on. At the reception of radio waves, a
detection
signal is outputted from a signal detecting circuit 2. The detection
signal
turns on a switching circuit 4 to actuate an ordinary receiving circuit.
At
the same time the operation of the monostable oscillating circuit 6 is
stopped.

COPYRIGHT: (C)1983,JPO&Japio

⑯ 日本国特許庁 (JP)

⑪ 特許出願公開

⑫ 公開特許公報 (A)

昭58—105632

⑤ Int. Cl.³
H 04 B 1/16
7/24

識別記号

庁内整理番号
6442—5K
6429—5K

⑬ 公開 昭和58年(1983)6月23日

発明の数 1
審査請求 未請求

(全 3 頁)

⑭ 受信機

電機株式会社通信機製作所内

⑮ 特 願 昭56—204670

⑰ 出 願 人 三菱電機株式会社

⑯ 出 願 昭56(1981)12月17日

東京都千代田区丸の内2丁目2

⑱ 発 明 者 中川幹雄

番3号

⑲ 代 理 人 弁理士 葛野信一 外1名

尼崎市南清水字中野80番地三菱

明 細 書

1. 発明の名称

受信機

2. 特許請求の範囲

(1) 低電力回路と大電力回路とを備え、所望の受信入力を受信を信号検出回路が検出したとき、大電力電源供給スイッチ回路を ON 作動させて上記大電力回路に電源からの電力を供給する信号待ち受け時間の長い受信機において、上記低電力回路に対する電源からの電力の供給を ON、OFF 作動させる低電力電源供給スイッチ回路と、このスイッチ回路を間欠的に駆動する間欠駆動回路とを備え、信号検出回路が所望の受信入力を検出したとき、上記間欠駆動回路の駆動を停止させると同時に、低電力電源供給スイッチ回路を連続的に ON 作動させることを特徴とする受信機。

3. 発明の詳細な説明

この発明は、携帯無線機などのようにバッテリーを電源とし、同報無線のように親局からの電波を待ち受けている時間が長い受信機に関するもので

ある。

従来、受信待機時間の長い受信機は一般に第1図に示すような構成になつている。すなわち、受信機の入力部より検波、増巾に至るまでの比較的消費電力の少ない低電力回路(1)、受信機の入力信号もしくは所望相手局よりの信号を検知する信号検出回路(2)、受信検出音声信号を増巾し、スピーカから出力する消費電力の大きい大電力回路(3)、およびこれを動作させるための電源供給スイッチ回路(4)から構成されている。

上記構成において、上記低電力回路(1)には、常時、電源(5)から電力が供給されており、大電力回路(3)は通常電源供給スイッチ回路(4)の OFF 動作により電源(5)からの電力供給が断たれている。

受信入力または受信入力の中の当該受信機を動作させるための信号が信号検出回路(2)により検出されると、電源供給スイッチ回路(4)の ON 動作により、大電力回路(3)に電源(5)から電力の供給がなされ、音声信号が増巾されてスピーカより音声伝達される。

このように、従来のこの種受信機には、待ち受け状態における大電力回路(3)の消費電力を低くする手段が一般的にとられている。つまり、実際に動作する時間が短かく、待ち受け状態が圧倒的に長い同報無線の受信機や、同様な状態で使用される携帯無線機などにおいては、この待ち受け状態における大電力回路(3)の低電力化を図ることにより、バッテリーで動作させる時の使用時間の延長がなされている。しかし、低電力回路(1)には電源(5)から電力の供給が常時なされているので、この種受信機の消費電力の低減化が不十分である。

この発明は上記欠点を改善するためになされたもので、通常時は低電力回路に間欠的に電源を供給して信号受信の待機状態に保持すると同時に、この回路の消費電力の低減化を達成し、信号受信時にのみ低電力回路および大電力回路に継続的に電源電力を供給することにより、受信待機時間における消費電力を大幅に低減できる受信機を提供することを目的とする。

以下、この発明の実施例を図面にしたがって説

いま、所望の電波が受信された場合、信号検出回路(2)がこの受信入力(a)中における当該受信機を動作させるための信号(b)を検出することができるように、単安定発振回路(6)からのパルス信号(c)のパルス巾を設定しておけば、上記発振回路(6)からのパルス信号(c)の発生中に、低電力回路(1)がスイッチ回路(7)を介して電源(5)から電力(v)の供給を受けて動作し、この検出回路(2)からの出力信号(d)により、単安定発振回路(6)の発振を停止させるとともに、スイッチ回路(4)、(7)を ON 動作させ、受信入力(a)の受信時、低電力回路(1)および大電力回路(3)を連続的に駆動し、受信入力(a)の増巾・検波を行なつて音声出力が伝達される。上記所望の受信入力(a)がなくなれば、信号検出回路(2)によりその受信入力(a)がなくなつたことを検出され、もとの待ち受け状態に復帰し、低電力回路(1)は間欠的に動作し、大電力回路(3)は動作を停止する。

以上詳述したように、この発明の受信機によると、待ち受け状態の長い用途の受信機において、動作時も含めた長時間における全体の消費電力を

明する。

第2図において、第1図と同一部分には同一番号が付されている。(6)は待ち受け状態における低電力回路(1)の消費電力を数分の1に決定する単安定発振回路、(7)はこの回路(6)からの出力により ON、OFF 動作をして低電力回路(1)に電源(5)からの電力を間欠的に供給する電源スイッチ回路である。

つぎに、上記構成の作動について説明する。

単安定発振回路(6)は常に動作して矩形波パルス信号を発生し、このパルス信号でスイッチ回路(7)を間欠的に ON、OFF 動作させ、低電力回路(1)を間欠的に駆動する。このとき、低電力回路(1)に電源(5)から電力供給をする時間と、電力供給をしない時間との比は単安定発振回路(6)から発生するパルスのデューティで決定される。したがって、入力信号の受信待機時間における平均的な消費電力は、上記パルスのデューティをいくかに定めるかにより決まる。なお、付加した単安定発振回路(6)は低電力回路(1)の消費電力に比べてはるかに小さい消費電力のものを容易に製作できる。

従来に比し大幅に低減でき、これにより、電源をバッテリーから太陽電池にかえることが容易となり受信機の省エネルギー化や、山頂などの商用電源のない所への装置の設置がきわめて容易となる利点がある。

4. 図面の簡単な説明

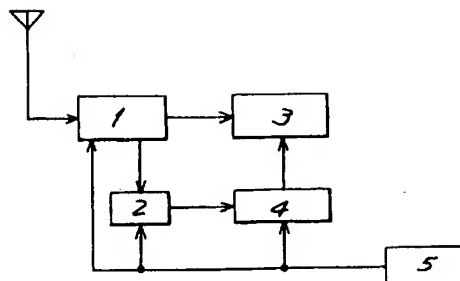
第1図は従来の受信機を示すブロック図、第2図はこの発明の受信待機時間の長い受信装置における受信機の一実施例を示すブロック図である。

(1)…低電力回路、(2)…信号検出回路、(3)…大電力回路、(4)…大電力電源供給スイッチ回路、(5)…電源、(6)…間欠駆動回路(単安定発振回路)、(7)…低電力電源供給スイッチ回路。

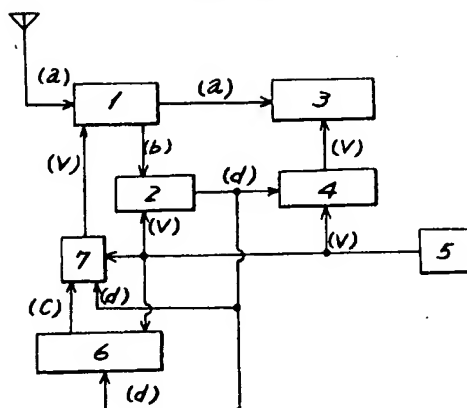
なお、図中、同一符号は同一もしくは相当部分を示す。

代理人 葛野信一 (外1名)

第 1 図



第 2 図



② 日本国特許庁 (JP)

① 特許出願公開

③ 公開特許公報 (A)

昭58-105632

⑤ Int. Cl.

H 04 B 1/16
7/24

識別記号

庁内整理番号

6442-5K
6429-5K

④ 公開 昭和58年(1983)6月23日

発明の数 1
審査請求 未請求

(全 3 頁)

⑥ 受信機

電機株式会社通信機製作所内

⑦ 出 願 人 三菱電機株式会社

⑧ 特 願 昭56-204670

東京都千代田区丸の内2丁目2

⑨ 出 願 昭56(1981)12月17日

番3号

⑩ 発 明 者 中川幹雄

⑪ 代 理 人 弁理士 葛野信一 外1名

尼崎市南清水字中野80番地三菱

明 細 書

1. 発明の名称

受信機

2. 特許請求の範囲

(1) 低電力回路と大電力回路とを備え、所望の受信入力を受信を信号検出回路が検出したとき、大電力電源供給スイッチ回路を ON 作動させて上記大電力回路に電源からの電力を供給する信号待ち受け時間の長い受信機において、上記低電力回路に対する電源からの電力の供給を ON、OFF 作動させる低電力電源供給スイッチ回路と、このスイッチ回路を間欠的に駆動する間欠駆動回路とを備え、信号検出回路が所望の受信入力を検出したとき、上記間欠駆動回路の駆動を停止させると同時に、低電力電源供給スイッチ回路を連続的に ON 作動させることを特徴とする受信機。

3. 発明の詳細な説明

この発明は、携帯無線機などのようにバッテリを電源とし、同報無線のように親局からの電波を待ち受けている時間が長い受信機に関するもので

ある。

従来、受信待機時間の長い受信機は一般に第1図に示すような構成になつている。すなわち、受信機の入力部より検波、増巾に至るまでの比較的消費電力の少ない低電力回路(1)、受信機の入力信号もしくは所望相手局よりの信号を検知する信号検出回路(2)、受信検出音声信号を増巾し、スピーカから出力する消費電力の大きい大電力回路(3)、およびこれを動作させるための電源供給スイッチ回路(4)から構成されている。

上記構成において、上記低電力回路(1)には、常時、電源(5)から電力が供給されており、大電力回路(3)は通常電源供給スイッチ回路(4)の OFF 動作により電源(5)からの電力供給が断たれている。

受信入力または受信入力の中の当該受信機を動作させるための信号が信号検出回路(2)により検出されると、電源供給スイッチ回路(4)の ON 動作により、大電力回路(3)に電源(5)から電力の供給がなされ、音声信号が増巾されてスピーカより音声伝達される。

並と同一部分には同一番号に付し、受けた電圧に於ける低電圧分の1に決定する単安定回路(6)からの出力により、出力回路(1)に電源(5)からの電圧供給スイッチ回路である。

下動について説明する。まず動作して矩形波パルスでスイッチ回路(7)を間欠的に、低電力回路(1)を間欠的に、低電力回路(1)に電源(5)から、電力供給をしない時間と、(6)から発生するパルスのデ。したがって、入力信号の均的な消費電力は、上記パルスに定めるかにより決定。安定発振回路(6)は低電力回路であるか、小さい消費電力を要する。

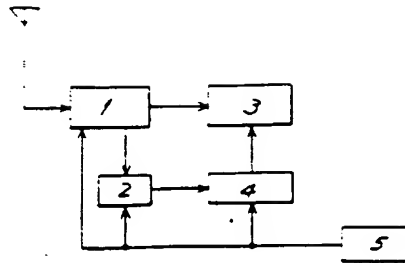
でき、これにより、電源をにかえることが容易となり、山頂などの応用電源の、がきわめて容易となる利点

図を示すブロック図、第2図時間の長い受信装置に示すブロック図である。…信号検出回路、(3)…大電力供給スイッチ回路、(5)…路(単安定発振回路)、(7)ンチ回路。

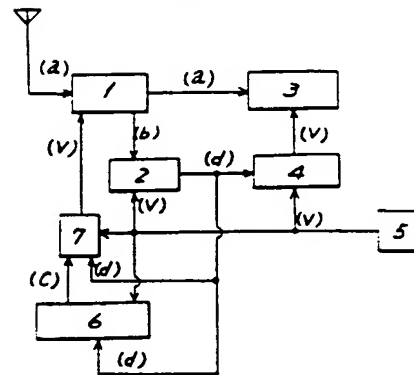
号は同一もしくは相当部分

高野 信一 (外1名)

第1図



第2図



(54) RECEIVER

(11) 58-105632 (A)

(43) 23.6.1983 (19) JP

(21) Appl. No. 56-204670

(22) 17.12.1981

(71) MITSUBISHI DENKI K.K. (72) MIKIO NAKAGAWA

(51) Int. Cl. H04B1/16, H04B7/24

PURPOSE: To reduce power consumption by intermittently supplying electric power to a waiting circuit in waiting status.

CONSTITUTION: Square wave pulse signals are continuously applied from a monostable oscillating circuit 6 to a switching circuit 7 to intermittently drive the circuit 7. The circuit 7 supplies electric power to a low power circuit which operates in reception waiting status and actuates the circuit 1 only when the circuit 7 is on. At the reception of radio waves, a detection signal is outputted from a signal detecting circuit 2. The detection signal turns on a switching circuit 4 to actuate an ordinary receiving circuit. At the same time the operation of the monostable oscillating circuit 6 is stopped.

